

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES  
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum  
Internationales Büro



(43) Internationales Veröffentlichungsdatum  
8. August 2002 (08.08.2002)

PCT

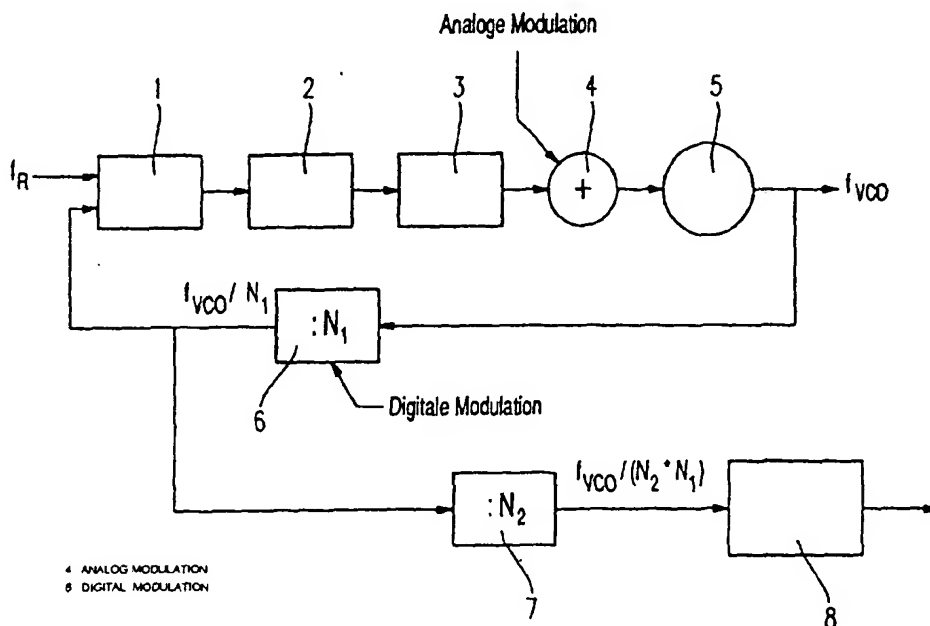
(10) Internationale Veröffentlichungsnummer  
WO 02/062029 A2

- (51) Internationale Patentklassifikation<sup>7</sup>: H04L 27/10 (72) Erfinder; und  
(21) Internationales Aktenzeichen: PCT/DE01/04956 (75) Erfinder/Anmelder (nur für US): HAMMES, Markus  
(22) Internationales Anmeldedatum: 28. Dezember 2001 (28.12.2001) [DE/DE]; Im Kloostergarten 5, 46539 Dinslaken (DE). VAN  
(25) Einreichungssprache: Deutsch WAASEN, Stefan [DE/DE]; Herzogstr. 173, 47178 Duis-  
(26) Veröffentlichungssprache: Deutsch burg (DE).  
(30) Angaben zur Priorität: (74) Anwalt: LAMBSDORFF, Matthias; Lambsdorff &  
101 04 775.4 2. Februar 2001 (02.02.2001) DE Lange, Dingolfinger Strasse 6, 81673 München (DE).  
(81) Bestimmungsstaaten (national): CN, JP, US.  
(84) Bestimmungsstaaten (regional): europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, TR).  
(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): INFINEON TECHNOLOGIES AG [DE/DE]; St.-Martin-Str. 53, 81669 München (DE).  
Veröffentlicht:  
— ohne internationalen Recherchenbericht und erneut zu veröffentlichen nach Erhalt des Berichts

[Fortsetzung auf der nächsten Seite]

(54) Title: COMPENSATION METHOD FOR A TRANSCEIVER USING TWO-POINT MODULATION

(54) Bezeichnung: ABGLEICHVERFAHREN FÜR EINEN TRANSCEIVER MIT ZWEI-PUNKT-MODULATION



(57) Abstract: The invention relates to a method for amplitude compensation in transceivers having a PLL circuit which works according to the principle of two-point modulation. The amplitude of an analog modulation signal is selected according to a modulation increase of a determined digital modulation signal, a pre-determined data sequence of the analog modulation signal is inputted, the modulation increase of the analog modulation signal is determined, and the amplitude of the analog modulation signal is corrected so that it corresponds to the difference between the modulation increase of the digital modulation signal and the determined modulation increase of the analog modulation signal.

WO 02/062029 A2

[Fortsetzung auf der nächsten Seite]

**(57) Zusammenfassung:** Bei einem Verfahren zum Amplitudenabgleich in Transceivern mit einer nach dem Prinzip der Zweipunkt-Modulation arbeitenden PLL-Schaltung wird die Amplitude eines analogen Modulationssignals entsprechend einem Modulationshub eines festgelegten digitalen Modulationssignals gewählt, eine vorbestimmte Datenfolge des analogen Modulationssignals eingepreßt, der Modulationshub des analogen Modulationssignals ermittelt, und die Amplitude des analogen Modulationssignals in Übereinstimmung mit der Differenz zwischen dem Modulationshub des digitalen Modulationssignals und dem ermittelten Modulationshub des analogen Modulationssignals korrigiert.

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES  
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum  
Internationales Büro



(43) Internationales Veröffentlichungsdatum  
8. August 2002 (08.08.2002)

(10) Internationale Veröffentlichungsnummer  
PCT WO 02/062029 A3

(51) Internationale Patentklassifikation<sup>7</sup>: H04L 27/10.  
H03C 3/09

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): HAMMES, Markus  
[DE/DE]; Im Klostergarten 5, 46539 Dinslaken (DE). VAN  
WAASEN, Stefan [DE/DE]; Herzogstr. 173, 47178 Duis-  
burg (DE).

(21) Internationales Aktenzeichen: PCT/DE01/04956

(22) Internationales Anmeldedatum:  
28. Dezember 2001 (28.12.2001)

(74) Anwalt: LAMBSDORFF, Matthias; Lambsdorff &  
Lange, Dingolfinger Strasse 6, 81673 München (DE).

(25) Einreichungssprache: Deutsch

(26) Veröffentlichungssprache: Deutsch

(81) Bestimmungsstaaten (national): CN, JP, US.

(30) Angaben zur Priorität:  
101 04 775.4 2. Februar 2001 (02.02.2001) DE

(84) Bestimmungsstaaten (regional): europäisches Patent (AT,  
BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC,  
NL, PT, SE, TR).

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von  
US): INFINEON TECHNOLOGIES AG [DE/DE]; St.-  
Martin-Str. 53, 81669 München (DE).

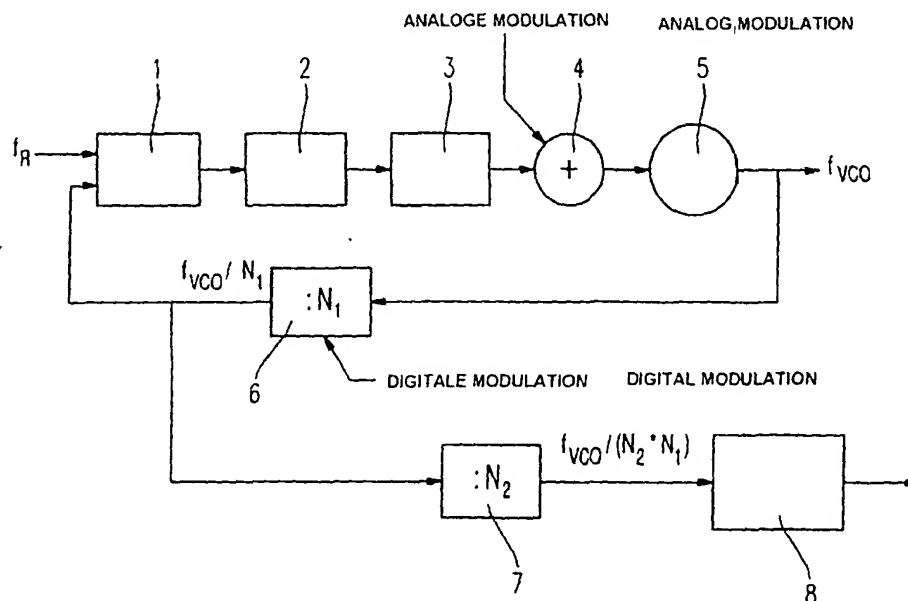
Veröffentlicht:

— mit internationalem Recherchenbericht

[Fortsetzung auf der nächsten Seite]

(54) Title: COMPENSATION METHOD FOR A TRANSCEIVER USING TWO-POINT MODULATION

(54) Bezeichnung: ABGLEICHVERFAHREN FÜR EINEN TRANSCEIVER MIT ZWEI-PUNKT-MODULATION



(57) Abstract: The invention relates to a method for amplitude compensation in transceivers having a PLL circuit which works according to the principle of two-point modulation. The amplitude of an analog modulation signal is selected according to a modulation increase of a determined digital modulation signal, a pre-determined data sequence of the analog modulation signal is inputted, the modulation increase of the analog modulation signal is determined, and the amplitude of the analog modulation signal is corrected so that it corresponds to the difference between the modulation increase of the digital modulation signal and the determined modulation increase of the analog modulation signal.

WO 02/062029 A3

